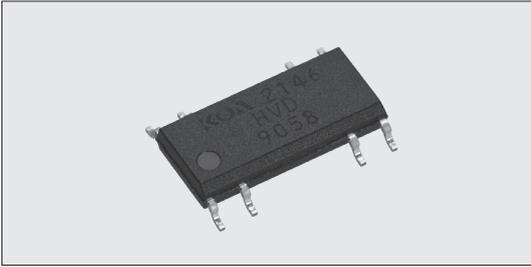
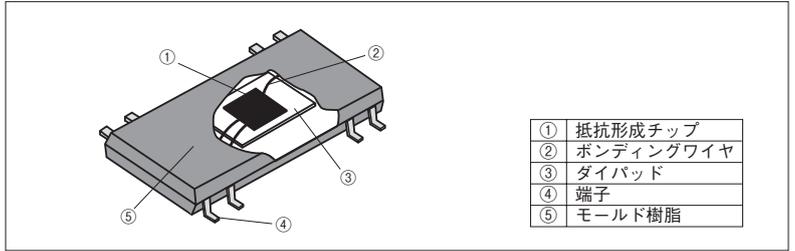


HVD 高耐圧薄膜抵抗ネットワーク(高精度分圧抵抗-高電圧対応品)



外装色：黒

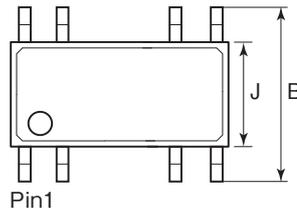
■構造図



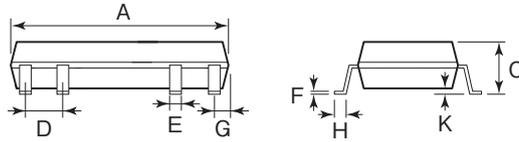
■特長

- 高電圧対応の分圧抵抗器ネットワークです。
- 最高抵抗値51MΩ、最高使用電圧1000V、最大抵抗値比1000:1に対応します。
- ペア抵抗の相対精度が優れています。
- 集積化により、実装を含めたトータルコストを低減できます。
- 業界標準のモールドICパッケージにて信頼性を高めています。
- リフローはんだ付けに対応します。
- 欧州RoHS対応品です。
- AEC-Q200に対応(データ取得)しています。

■外形寸法



寸法 (mm)			
A	8.66±0.2	F	0.20±0.1
B	5.99±0.2	G	0.29±0.1
C	1.60±0.2	H	0.66±0.2
D	1.50±0.1	J	3.81±0.2
E	0.25±0.1	K	0.18±0.1



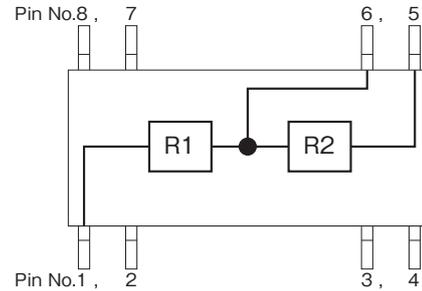
■用途

- HEV/EV等の高電圧分圧回路。
- 高倍率のオペアンプ増幅回路。

■参考規格

- IEC 60115-6-2
- JIS C 5201-6-2
- IEC 60664-1
- JIS C 60664-1

■回路構成



■品名構成

例

HVD	P08	T	TE	XXXX
回路記号	外形記号	端子表面材質	二次加工	製品識別番号
HVD: 高耐圧薄膜抵抗ネットワーク	パッケージタイプ 記号+ピン数	T: Sn	TE: エンボステープ (8mmピッチ)	

環境負荷物質含有についてEU-RoHS以外の物質に対するご要求がある場合はお問い合わせください

■定格

	最高使用電圧	素子定格電力	抵抗値範囲 (分圧比率 10:1~1000:1) (R1+R2)/R2	抵抗値許容差	相対抵抗値許容差	T.C.R. (×10 ⁻⁶ /K)	相対T.C.R. (×10 ⁻⁶ /K)	テーピングと包装数/リール	質量(g) (1000pcs)
								TE	
R1	1000V	250mW	0.5MΩ~51MΩ	±0.1%、±0.25%、±0.5%、±1%	0.1% 0.25% 0.5%	±25 ±50	10 25	2,500	128
R2	15V	50mW	4.5kΩ~1MΩ	—					

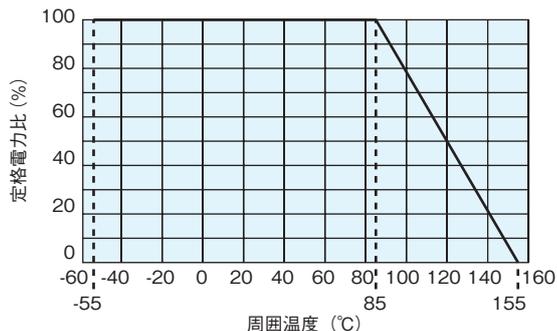
定格周囲温度：+85℃

使用温度範囲：-55℃ ~ +155℃

定格電圧は√(定格電力×公称抵抗値)による算出値、又は表中の最高使用電圧のいずれか小さい値が定格電圧となります。

抵抗値によって保証値が異なります。

■負荷軽減曲線



周囲温度85℃以上で使用される場合は、左図負荷軽減曲線に従って電力を軽減してご使用下さい。

■性能

試験項目	規格値 (相対) ΔR%		試験方法
	保証値	代表値	
抵抗値	規定の許容差内	—	25℃
抵抗温度係数	規定値内	—	+25℃/−55℃、+25℃/+155℃
過負荷 (短時間)	0.1	0.01	定格電圧×2.5倍を5秒印加
はんだ耐熱性	0.1	0.02	260℃±5℃、10s±1s
温度急変	0.1	0.01	−55℃ (30min.) / +155℃ (30min.) 1000サイクル
耐湿性	0.1	0.02	85℃±2℃、85%±5%RH、1,000h 1.5時間 ON/0.5時間 OFFの周期
85℃での耐久性	0.1	0.01	85℃±2℃、1,000h 1.5時間 ON/0.5時間 OFFの周期
高温放置	0.1	0.03	+155℃、1,000h

ネットワーク抵抗器

■使用上の注意

- 本製品の抵抗体は薄膜金属皮膜を細くパターンニングして形成しております。その為、過度な電圧が印加されると抵抗皮膜は焼損破壊され、抵抗値異常もしくは断線し、適正な機能を損ないます。部品のテーピング材料は適正な静電気対策を施した物を使用しておりますが、実装に際して過度な乾燥状況である場合などでは、部品が静電気(100pF、1.5kΩにて500V以上に相当)で破壊され、抵抗値変化を起こす場合がありますのでご注意ください。基板実装時におきましても、同様に過度な静電気が印加されませんようご注意ください。
- 多ピン製品のため、はんだこてによる手はんだ付け、及び手直しは推奨いたしません。